

LISTA DE LUCRĂRI

Candidat: Mihalache N. George - Dr./ din 2019

1^o Teza(-ele) de doctorat (T1, T2)

Titlu: *Cercetări privind îmbunătățirea metodelor de comandă și control ale motoarelor electrice pas cu pas*,
 Universitatea Tehnică "Gheorghe Asachi" din Iași, domeniul Inginerie Electrică,
 Conducător de doctorat: Prof. Dr. Ing. Gheorghe Livinț
 Anul 2019

2^o Cărți/ cursuri/ manuale publicate în edituri recunoscute din țară sau din străinătate (Ca1, Ca2 etc.), îndrumare publicate/culegeri de probleme (I1, I2 etc.), sisteme de laborator funcționale etc. (D1, D2 etc.) cursuri proprii pe Web, sisteme e-learning etc. (W1, W2 etc.), după caz, precum și alte lucrări (M1, M2 etc.) prin care se aduc contribuții la dezvoltarea activităților didactice/ profesionale.

	Utilizarea sistemelor de predare/ învățare/ evaluare de tip e-learning/ on-line/ multimedia etc.	
W	<p>W1 Lucrari de laborator pe platform educațională Moodle http://automatica.ac.tuiasi.ro/course/view.php?id=65 (autori: Aleodor-Daniel Ioan, George Mihalache):</p> <ul style="list-style-type: none"> - L1 Sisteme de numeratie poziționale. Trecerea numerelor întregi fără semn din sistemul zecimal în sistemul binar și invers, 4 pagini; - L2 Trecerea unui număr fără semn cu parte întreagă și parte fracționară din baza 10 în bazele 2,4,8,16, invers și între bazele 2,4,8,16, 6 pagini; - L3 Operații cu numere întregi și reprezentate în cod complementar, 5 pagini; - L4 Operații cu numere întregi cu semn și BCD, 5 pagini; - L5 Implementarea cu porți a funcțiilor logice. Operații logice și aritmetico-logice de rotație, 6 pagini; - L6 Implementarea unor structuri de calcul, 7 pagini; - L7 Implementarea sistemelor de calcul cu tranzistoare MOS. Porțile cu 3 stări. Analiza structurilor combinaționale, 6 pagini; - L9 Structuri secvențiale, 3 pagini; - L10 Prezentarea sistemului de dezvoltare și arhitecturii generale a microprocesorului 8085. Introducerea unui program de copiere direct/inversă și singulară/în buclă a unui port de ieșire de la tastatura locală, cu interpretarea codurilor, 6 pagini; - L11 Supervizarea plăcii de dezvoltare de la un calculator, 15 pagini; - L12 Încărcarea pe placă a unui program asamblat cu ASM85. Aplicație de rotație a unui LED aprins pe portul de ieșire în bulcă infinită, cu și fără buclă interioară de întârziere, urmărind execuția instrucțiunilor în regim pas cu pas hardware, 8 pagini; - L13 Funcționarea stivei hardware și lucrul cu subrutine. Aplicații de scriere a unor mesaje pe afișajul Alfa-Numeric și de generare a unor melodii, prin apeluri de subrutine ROM, 8 pagini; 	

3^o Cărți/ capitole cărți de specialitate publicate în edituri recunoscute din țară sau din străinătate (Cb1, Cb2 etc.), articole/ studii publicate în reviste din țară/ străinătate, cu factor de impact/ indexate în BDI/ neindexate în BDI (R1, R2 etc.), brevete de invenție (B1, B2 etc.), creații artistice prezentate la manifestări recunoscute din țară/ străinătate (A1, A2 etc.), articole/ studii publicate în volumele

manifestărilor științifice naționale/ internaționale indexate BDI/ neindexate BDI (V1, V2 etc.), după caz, precum și alte lucrări (N1, N2 etc.) prin care se aduc contribuții științifice la dezvoltarea domeniului.

R	Articol publicat în revistă indexată în baze de date internaționale (BDI)	
	R1. Mihalache G. , Livint Gh., Braescu F.C., Donose C., <i>Implementation of command sequences of hybrid stepper motor with DSPICDEM MCSM Board</i> , Buletinul Institutului Politehnic Iași, Vol. 64(68), Nr. 2, Secția Electrotehnică, 2018, pg 95-101, 7 pagini (http://www.bulipi-eee.tuiasi.ro/archive/2018/fasc.2/p8_f1_2018.pdf)	
V	Articol/studiu publicat în volumul unei manifestări științifice indexate în baze de date internaționale (BDI)	
	V1 Mihalache G. , Zbant (Adam) A., Livint Gh., <i>Ope-loop control of hybrid stepper motor with two phases using voltage to frequency converter</i> , 8th International Symposium on Advanced Topics in Electrical Engineering (ATEE), 23-25 May, Bucharest, Romania, 2013 (Indexată : IEEE Xplore, Web of Science), 4 pagini https://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=6563389 https://apps.webofknowledge.com/full_record.do?product=WOS&search_mode=GeneralSearch&qid=1&SID=E4LuvffpD8xLk2uQEgv&page=1&doc=4	
	V2 Mihalache G. , Arcire A., <i>Position control of a bidirectional moving magnet actuator based on contactless hall-effect transducer</i> , 9th International Symposium on Advanced Topics in Electrical Engineering (ATEE), 7-9 May, Bucharest, Romania, 2015 (Indexată : IEEE Xplore, Web of Science), 5 pagini https://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=7133840 https://apps.webofknowledge.com/full_record.do?product=WOS&search_mode=GeneralSearch&qid=1&SID=E4LuvffpD8xLk2uQEgv&page=1&doc=3	
	V3 Mihalache G. , Livint Gh., Horga V., Arcire A., <i>A new mathematical model for the command sequence generator of a two-phases hybrid stepper motor</i> , International Conference and Exposition on Electrical and Power Engineering (EPE), 20-22 Oct., Iasi, Romania, 2016 (Indexată : IEEE Xplore, Web of Science), 4 pagini https://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=7781417 https://apps.webofknowledge.com/full_record.do?product=WOS&search_mode=GeneralSearch&qid=1&SID=E4LuvffpD8xLk2uQEgv&page=1&doc=2	
	V4 Mihalache G. , Ioan A.D., <i>FPGA Implementation of BLDC Motor Drive with Hall Sensor</i> , International Conference and Exposition on Electrical and Power Engineering (EPE), 18-19 Oct., Iasi, Romania, 2018 (Indexată : IEEE Xplore, Web of Science), 6 pagini https://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=8559886 https://apps.webofknowledge.com/full_record.do?product=WOS&search_mode=GeneralSearch&qid=1&SID=E4LuvffpD8xLk2uQEgv&page=1&doc=1	

Note:

(1) Fiecare lucrare este prezentată, în limba în care a fost publicată / expusă, corespunzător structurii "I, II, III, IV, V, VI", unde:

- I - indicativul (T1, T2 etc.; Ca1, Ca2 etc.; ...), care se scrie "bold" la lucrările realizate după acordarea ultimului titlu didactic/ grad profesional (**Ca1, I1** etc., după caz);
- II - autorii în ordinea din publicație, cu scriere "bold" a candidatului;
- III - *titlul*, scris "italic";
- IV - editura sau revista sau manifestarea și/sau alte elemente de localizare, după caz;
- V - intervalul de pagini din publicație, respectiv, pp ...-..., numărul total de pagini, respectiv, ... pg., sau alte date similare, după caz;
- VI - anul sau perioada de realizare, după caz;

- (2) În cadrul fiecărui grup de lucrări (Ca1, Ca2 etc.; I1, I2 etc. ; ...), lucrările sunt în ordine invers cronologică;
- (3) În cazul în care o grupă de lucrări nu se regăsește în activitatea candidatului, respectiva grupă poate fi eliminată din listă;
- (4) Candidații au libertatea să completeze lista și cu alte grupe de lucrări.

Data: 22.07.2019

Candidat,