

Concurs pentru ocuparea postului poz. 15, de **șef de lucrări**,
 Departamentul de **Bazele Electronicii**,
 Facultatea **Electronică, Telecomunicații și Tehnologia Informației**,
 Disciplinele: **Structuri integrate pentru aplicații de putere**,
Dispozitive electronice și electronică analogică
 Domeniul: **Inginerie electronică și telecomunicații**,
 Post publicat în Monitorul Oficial al României nr. 782, partea a III-a din 24.11.2020

LISTA DE LUCRĂRI

Candidat: **Florescu T. Roxana-Daniela - Dr.** din 2016, **șef de lucrări** din 2019.

1^o Teza de doctorat (T1, T2)

T1 – “Software Defined Power pentru aplicații auto”, 2016, Univ. Tehnică Gh. Asachi din Iași, Facultatea de Electronică, Telecomunicații și Tehnologia Informației, Domeniul - Inginerie electronică și Telecomunicații, Conducătorul de doctorat – prof. dr. ing. Goraș Liviu

3^o Cărți/ capitole cărți de specialitate publicate în edituri recunoscute din țară sau din străinătate (Cb1, Cb2 etc.), articole/ studii publicate în reviste din țară/ străinătate, cu factor de impact/ indexate în BDI/ neindexate în BDI (R1, R2 etc.), brevete de invenție (B1, B2 etc.), creații artistice prezentate la manifestări recunoscute din țară/ străinătate (A1, A2 etc.), articole/ studii publicate în volumele manifestărilor științifice naționale/ internaționale indexate BDI/ neindexate BDI (V1, V2 etc.), după caz, precum și alte lucrări (N1, N2 etc.) prin care se aduc contribuții științifice la dezvoltarea domeniului.

R	Articol publicat în revistă cotate ISI, cu factor de impact	Punctaj
	R1 Amariutei R. D. , Goraș L., Rafaila M., Buzo A., Pelz G., "On the Supression of Output Oscillations in a Software Controlled DC-DC Buck Converter", Romjist, Volume 18, Number 4, 2015	1.2
	Articol publicat în revistă indexata in baze de date internaționale (BDI)	
	R2 Andries V.D., Amariutei R. D. , Goraș L., David E., Buzo A., Pelz G.; "A DC-DC Buck Converter PID Tuning by means of pole-placement technique for input voltage disturbance rejection", Bulletin of the Polytechnic Institute of Jassy. Electrical Engineering, Power Engineering, Electronics, 2018	0.5
	R3 Amariutei R. D. , Goraș, L.; "A Note on Modelling for a DC-DC Buck Converter with software control loop", Bulletin of the Polytechnic Institute of Jassy. Electrical Engineering, Power Engineering, Electronics, 2018	1.5
	R4 Amariutei R. D. , Goraș, L.; "On Performance Estimation for a DC-DC Buck Converter by Means of Desing of Experiments", Bulletin of the Polytechnic Institute of Jassy. Electrical Engineering, Power Engineering, Electronics, Volume 64 (68), No. 2, 2018	1.5
V	R5 Ghinea R., Amariutei R. D. , Vasilache A., "A Rail-to-Rail CMOS Amplifier for Data Converter Applications", Bulletin of the Polytechnic Institute of Jassy, Electrical Engineering, Power Engineering, Electronics, Volume LVII, 2011	1.0
	Articol/studiu publicat în volumul unei manifestări științifice indexate in baze de date internaționale (BDI)	
	V1 Giurgica G., Florescu R. D. , "A case study for modeling autonomous driving systems", 24th International Conference on System Theory, Control and Computing (ICSTCC), 2020	2.0
	V2 Amăriuței, R. D. ; Neacșu C., "Timing modeling methodology for a power MOSFET", International Semiconductor Conference (CAS), Sinaia, Romania 2016, pp 109-112	2.0
	V3 Amăriuței, R. D. ; Goraș, L.; Dobler, M.; Rafailă, M.; Buzo, A.; Pelz, G., "On the	0.66

	<i>Stability Domain of a DC-DC Buck Converter with Software Control Loop</i> , 19th International Conference on System Theory, Control and Computing (ICSTCC), Cheile Gradistei, Romania, 2015, pp 811-816	
	V4 Amărieuței, R. D. ; Goraș, L.; Rafaila, M.; Buzo, A.; Pelz, G., " <i>On Limit Cycles Suppresion in DC-DC Buck Converters</i> ", International Semiconductor Conference (CAS), Sinaia, Romania 2015, pp 293-296	0.8
	V5 Amărieuței, R. D. ; Andrieș, V. D.; Goraș, L.; Rafaila, M.; Buzo, A.; Pelz, G., " <i>On the transient Analysis of a DC-DC Buck Converter under Load Steps Scenarios</i> ", International Symposium on Signals, Circuits and Systems, Iasi, Romania, 2015	0.66
	V6 Oros, A.; Topa, M.; Amărieuței, R. D. ; Buzo, A.; Rafaila, M.; Pelz, G., " <i>Robust Response Design for Heterogeneous Systems based on Metamodels</i> ", International Conference on Electronics, Circuits and Systems (ICECS), Marseille, France, 2014, pp 602-606	0.66
	V7 Oros, A.; Amărieuței, R. D. ; Buzo, A.; Rafaila, M.; Topa, M.; Pelz, G., " <i>Robustness Optimization of Heterogeneous Systems in Multi-Objective Scenarios</i> ", International Conference on Mechatronics - Mechatronika (ME), Brno Czechoslovakia, 2014, pp 289-295	0.66

Note:

(1) Fiecare lucrare este prezentată, în limba în care a fost publicată / expusă, corespunzător structurii "I, II, III, IV, V, VI", unde:

I - indicativul (T1, T2 etc.; Ca1, Ca2 etc.; ...), care se scrie "bold" la lucrările realizate după acordarea ultimului titlu didactic/ grad profesional (**Ca1, I1** etc., după caz);

II - autorii în ordinea din publicație, cu scriere "bold" **a candidatului**;

III - *titlul*, scris "italic";

IV - editura sau revista sau manifestarea și/sau alte elemente de localizare, după caz;

V - intervalul de pagini din publicație, respectiv, pp ...-..., numărul total de pagini, respectiv, ... pg., sau alte date similare, după caz;

VI - anul sau perioada de realizare, după caz;

(2) În cadrul fiecărui grup de lucrări (Ca1, Ca2 etc.; I1, I2 etc. ; ...), lucrările sunt în ordine invers cronologică;

(3) În cazul în care o grupă de lucrări nu se regăsește în activitatea candidatului, respectiva grupă poate fi eliminată din listă;

(4) Candidații au libertatea să completeze lista și cu alte grupe de lucrări.

Data:

Candidat,
Florescu Roxana-Daniela