

INFORMAȚII PERSONALE

Florescu Roxana-Daniela

LOCUL DE MUNCA PENTRU
CARE SE CANDIDEAZĂ
POZIȚIA

Șef de lucrări în cadrul departamentului de Bazele Electronicii, al Facultății de Electronică, Telecomunicații și Tehnologia Informației, Universitatea "Gh. Asachi" din Iași

EXPERIENȚA PROFESIONALĂ

18/02/2019- Prezent

Șef de lucrări

Departamentul de Electronică Aplicată și Sisteme Inteligente, Facultatea de Electronică, Telecomunicații și Tehnologia Informației, Universitatea "Gh. Asachi" din Iași

- Discipline:
 - Proiectarea circuitelor și echipamentelor electronice de putere
 - Semnale, circuite și sisteme
 - Semnale și sisteme
 - Analiza asistată de calculator a circuitelor electronice

Educație, cercetare

21/08/2017- Prezent

System Engineer

Continental Automotive Iași

- Dezvoltare algoritmi pentru vehicule autonome

Inginerie

13/02/2017- 18/02/2019

Asistent Universitar

Departamentul de Electronică Aplicată și Sisteme Inteligente, Facultatea de Electronică, Telecomunicații și Tehnologia Informației, Universitatea "Gh. Asachi" din Iași

- Discipline:
 - Grafică pe calculator
 - Analiza asistată de calculator a circuitelor electronice

Educație, cercetare

01/12/2016- 31/07/2017

Verification Engineer

Nobug Consulting Iași

- Verificare digitală la nivel de bloc
- Dezvoltarea mediului de verificare în concordanță cu metodologia eRM

Inginerie

01/04/2016 - 30/11/2016

Behavioural Modeling Engineer

DAM Application Iași

- Modelare comportamentală: Orcad/Pspice
- Verificare automată a modelelor dezvoltate

Inginerie

18/03/2013 - 01/04/2016

PhD Student

Universitatea Tehnică „Gh. Asachi” din Iași în colaborare cu Infineon Technologies Neubiberg, München

- Teza doctorat: „Software Defined Power pentru aplicații auto”
- Activitatea de cercetare focalizată pe analiza convertoarelor CC-CC utilizate în aplicațiile auto
- Dezvoltare de algoritmi software pentru optimizarea buclei de control
- Validarea metodelor propuse prin intermediul simulărilor precum și în cadrul aplicației reale

Cercetare

11/11/2011 – 18/03/2013

Junior Verification Engineer

Nobug Consulting Iași

- Verificare digitală la nivel de bloc
- Dezvoltarea mediului de verificare în concordanță cu metodologia eRM

Inginerie

01/03/2010 – 10/11/2011

Hardware Developer Engineer

Continental Automotive Iași

- Simulări Matlab/Orcad la nivel de sistem
- Analize de Worst-Case ;
- Analize de Safety: FMEA, FTA, FMEDA

Inginerie

EDUCAȚIE ȘI FORMARE 2009-2011

Diplomă master

Facultatea de Electronică, Telecomunicații și Tehnologia Informației, Universitatea "Gh. Asachi" din Iași

- Specializarea: Tehnici moderne de prelucrare a semnalelor (TMPS)

2005-2009

Diplomă licență

Facultatea de Electronică, Telecomunicații și Tehnologia Informației, Universitatea "Gh. Asachi" din Iași

- Specializarea: Microelectronică, optoelectronică și nanotehnologii

2009-2011

Diplomă bacalaureat

Colegiul Național, Iași

- Specializarea: Matematică-informatică, intensiv informatică

COMPETENTE PERSONALE

Limba(i) maternă(e)

Alte limbi străine cunoscute

Română

| INTELEGERE | | VORBIRE | | SCRIERE |
|------------|--------|----------------------------|--------------|---------|
| Ascultare | Citire | Participare la conversație | Discurs oral | |
| Engleză | C1 | C1 | B2 | B2 |
| Germană | A1 | A1 | A1 | A1 |

Alte competențe

- Abilități de utilizare a limbajelor de programare: C, C++, e, Matlab
- Experiență în utilizarea următoarelor medii de simulare: Matlab, Simulink, Cadence, Coside, Orcad
- Experiență în utilizarea următoarelor programe de calcul simbolic: Mathcad, Maple, SAGEMath

Publicații

- "A case study for modeling autonomous driving systems", 24th International Conference on System Theory, Control and Computing (ICSTCC), Octombrie 2020
- "A DC-DC Buck Converter PID Tuning by means of pole-placement technique for input voltage disturbance rejection", Bulletin of the Polytechnic Institute of Jassy. Electrical Engineering, Power Engineering, Electronics, Volume 64 (68), No. 4, 2018
- "A Note on Modelling for a DC-DC Buck Converter with software control loop", Bulletin of the Polytechnic Institute of Jassy. Electrical Engineering, Power Engineering, Electronics, Volume 64 (68), No. 3, 2018
- "On Performance Estimation for a DC-DC Buck Converter by Means of Desing of Experiments", Bulletin of the Polytechnic Institute of Jassy. Electrical Engineering, Power Engineering, Electronics, Volume 64 (68), No. 2, 2018
- "Timing modeling methodology for a power MOSFET", International Semiconductor Conference (CAS), Sinaia, Romania 2016, pp 109-112
- "On the transient Analysis of a DC-DC Buck Converter under Load Steps Scenarios", International Symposium on Signals, Circuits and Systems, Iasi, Romania, 2015
- "On the Stability Domain of a DC-DC Buck Converter with Software Control Loop", 19th International Conference on System Theory, Control and Computing (ICSTCC), Cheile Gradistei, Romania, 2015, pp 811-816
- "On the Supression of Output Oscillations in a Software Controlled DC-DC Buck Converter", Romjist, Volume 18, Number 4, 2015
- "On Limit Cycles Suppresion in DC-DC Buck Converters", International Semiconductor Conference (CAS), Sinaia, Romania 2015, pp 293-296 „On Limit Cycles Suppresion in DC-DC Buck Converters”, 2015
- "Robust Response Design for Heterogeneous Systems based on Metamodels", International Conference on Electronics, Circuits and Systems (ICECS), Marseille, France, 2014, pp 602-606.
- "Robustness Optimization of Heterogeneous Systems in Multi-Objective Scenarios", International

Conference on Mechatronics - Mechatronika (ME), Brno Czechoslovakia, 2014, pp 289-295

- "A Rail-to-Rail CMOS Amplifier for Data Converter Applications", Bulletin of the Polytechnic Institute of Jassy, Electrical Engineering, Power Engineering, Electronics, Volume LVII, 2011

Data,

Florescu Roxana-Daniela,