

UNIVERSITATEA TEHNICĂ "GHEORGHE ASACHI" DIN IAȘI
FACULTATEA DE ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGIA INFORMAȚIEI
DEPARTAMENTUL DE BAZELE ELECTRONICII

Concurs pentru ocuparea postului de **șef de lucrări**, poz. 15

Disciplinele postului: **Structuri integrate pentru aplicații de putere**
Dispozitive electronice și electronică analogică

FIȘA DE VERIFICARE

a îndeplinirii standardelor universității de prezentare la concurs pentru postul de
Lector universitar/ Șef de lucrări

publicat în Monitorul Oficial al României nr. 782, partea a III-a, din data de 24.11.2020

Candidat: **Florescu Roxana-Daniela** / Data nașterii: **10.12.1986**

Funcția actuală: **șef de lucrări**, Data numirii în funcția actuală: **18.02.2019**

Instituția: **Facultatea de Electronică, Telecomunicații și Tehnologia Informației**

1. Studiile universitare de licență

Nr. crt.	Instituția de învățământ superior și facultatea absolvită – anul absolvirii	D o m e n i u l / programul de studii (specializarea)	Titlul acordat	Media de școlaritate (min.8.00)	Media examenului de finalizare (min.9.00)
1	Universitatea Tehnică "GHEORGHE ASACHI" din Iași - Facultatea de Electronică, Telecomunicații și Tehnologia Informației - 2009	Inginerie electronică / Microelectronică, optoelectronică și nanotehnologii	Inginer	10	10

2. Studiile universitare de master

Nr. crt.	Instituția de învățământ superior și facultatea absolvită – anul absolvirii	D o m e n i u l / programul de studii (specializarea)	Media de școlaritate (min.9.00)	Media examenului de finalizare (min.9.00)
1	Universitatea Tehnică "GHEORGHE ASACHI" din Iași - Facultatea de Electronică, Telecomunicații și Tehnologia Informației - 2011	Inginerie electronică / Tehnici moderne de prelucrare a semnalelor	10	10

3 Studiile de doctorat

Nr. crt.	Instituția organizatoare de doctorat / Conducător de doctorat	D o m e n i u l	Perioada	Titlul științific acordat
1	Universitatea Tehnică "GHEORGHE ASACHI" din Iași - Facultatea de Electronică, Telecomunicații și Tehnologia Informației;	Inginerie electronică și telecomunicații	2012-2016	Doctor Inginer

3. Studii și burse postdoctorale (stagii de cel puțin 6 luni)

Nr. crt.	Țara / Instituția	D o m e n i u l / programul de studii (specializarea)	Perioada	Tipul de bursă
----------	-------------------	---	----------	----------------

--	--	--	--	--

4. Grade didactice / profesionale

Nr. crt.	Instituția	Domeniul	Perioada	Titlul/ postul didactic sau gradul/ postul profesional
1	Universitatea Tehnică "GHEORGHE ASACHI" din Iași - Facultatea de Electronică, Telecomunicații și Tehnologia Informației;	Inginerie electronică și telecomunicații	2017-2019	Asistent universitar
2	Universitatea Tehnică "GHEORGHE ASACHI" din Iași - Facultatea de Electronică, Telecomunicații și Tehnologia Informației;	Inginerie electronică și telecomunicații	2019-prezent	Șef de lucrări

5. Îndeplinirea standardelor minimale ale universității

Indicatori de performanță		Nr. minim realizări	Nr. realizări candidat	Nr. minim puncte	Nr. puncte candidat
R	<p>Articole/ studii publicate în reviste din țară/ străinătate, cu factor de impact/ indexate în BDI/ neindexate în BDI (R).</p> <p>R1 Ghinea R., Amărieuței R. D., Vasilache A., "A Rail-to-Rail CMOS Amplifier for Data Converter Applications", Bulletin of the Polytechnic Institute of Jassy, Electrical Engineering, Power Engineering, Electronics, Volume LVII, 2011 Punctaj: 3/3 = 1.0</p> <p>R2 Amărieuței R. D., Goraș L., Rafaila M., Buzo A., Pelz G., "On the Suppression of Output Oscillations in a Software Controlled DC-DC Buck Converter", Romjist, Volume 18, Number 4, 2015 Punctaj: 6/5 = 1.2</p> <p>R3 Amărieuței R. D., Goraș, L.; "On Performance Estimation for a DC-DC Buck Converter by Means of Desing of Experiments", Bulletin of the Polytechnic Institute of Jassy. Electrical Engineering, Power Engineering, Electronics, Volume 64 (68), No. 2, 2018 Punctaj: 3/2 = 1.5</p> <p>R4 Amărieuței R. D., Goraș, L.; "A Note on Modelling for a DC-DC Buck Converter with software control loop", Bulletin of the Polytechnic Institute of Jassy. Electrical Engineering, Power Engineering, Electronics, Volume 64 (68), No. 3, 2018 Punctaj: 3/2 = 1.5</p> <p>R5 Andrieș V.D., Amărieuței R. D., Goraș L., David E., Buzo A., Pelz G.; "A DC-DC Buck Converter PID Tuning by means of pole-placement technique for input</p>	4	5	10 puncte, calculate conform Anexei 3	13.14

	<p><i>voltage disturbance rejection</i>", Bulletin of the Polytechnic Institute of Jassy. Electrical Engineering, Power Engineering, Electronics, Volume 64 (68), No. 4, 2018</p> <p>Punctaj: 3/6 = 0.5</p> <p>Subtotal Punctaj : 5.7</p>				
V; B; A; P/ F	<p>Articole/ studii publicate în volumele manifestărilor științifice naționale/ internaționale indexate BDI/ neindexate BDI (V);</p> <p>V1 Giurgica G., Florescu R. D., "<i>A case study for modeling autonomous driving systems</i>", 24th International Conference on System Theory, Control and Computing (ICSTCC), 2020</p> <p>Punctaj: 4/2 = 2.0</p> <p>V2 Amărieuței, R. D.; Neacșu C., "<i>Timing modeling methodology for a power MOSFET</i>", International Semiconductor Conference (CAS), Sinaia, Romania 2016, pp 109-112</p> <p>Punctaj: 4/2 = 2.0</p> <p>V3 Amărieuței, R. D.; Goraș, L.; Dobler, M.; Rafailă, M.; Buzo, A.; Pelz, G., "<i>On the Stability Domain of a DC-DC Buck Converter with Software Control Loop</i>", 19th International Conference on System Theory, Control and Computing (ICSTCC), Cheile Gradistei, Romania, 2015, pp 811-816</p> <p>Punctaj: 4/6 = 0.66</p> <p>V4 Amărieuței, R. D.; Goraș, L.; Rafailă, M.; Buzo, A.; Pelz, G., "<i>On Limit Cycles Suppression in DC-DC Buck Converters</i>", International Semiconductor Conference (CAS), Sinaia, Romania 2015, pp 293-296</p> <p>Punctaj: 4/5 = 0.8</p> <p>V5 Amărieuței, R. D.; Andrieș, V. D.; Goraș, L.; Rafailă, M.; Buzo, A.; Pelz, G., "<i>On the transient Analysis of a DC-DC Buck Converter under Load Steps Scenarios</i>", International Symposium on Signals, Circuits and Systems, Iasi, Romania, 2015</p> <p>Punctaj: 4/6 = 0.66</p> <p>V6 Oros, A.; Topa, M.; Amărieuței, R. D.; Buzo, A.; Rafailă, M.; Pelz, G., "<i>Robust Response Design for Heterogeneous Systems based on Metamodels</i>", International Conference on Electronics, Circuits and Systems (ICECS), Marseille, France, 2014, pp 602-606</p> <p>Punctaj: 4/6 = 0.66</p> <p>V7 Oros, A.; Amărieuței, R. D.; Buzo, A.; Rafailă, M.; Topa, M.; Pelz, G., "<i>Robustness Optimization of Heterogeneous Systems in Multi-Objective Scenarios</i>", International Conference on Mechatronics - Mechatronika (ME), Brno Czechoslovakia, 2014, pp 289-295</p> <p>Punctaj: 4/6 = 0.66</p>	5	7		

	Subtotal Punctaj : 7.44				
	Brevete de invenție (B); Creații artistice prezentate la manifestări recunoscute din țară/ străinătate (A); Membru în colective de proiectare/ cercetare/ dezvoltare (P/ F).				
E	Lucrare comunicată/ prezentată la seminar/ conferință/ workshop/ expoziție				
Alte realizări		-		-	

Alte condiții:

- deține diploma de doctor în ramura de știință corespunzătoare postului sau într-o ramură înrudită;

Pentru candidații care vin din afara Universității:

- media examenului de finalizare a studiilor universitare de licență și de masterat: minim 9,00
- media generală de școlaritate: la licență minim 8,00, la masterat minim 9,00

Candidat,

.....