



Nr. înreg. 31725/13.10.2021p

Aprobat
Decan
Prof.dr.ing. Daniela Tarniceriu

INVITAȚIE DE PARTICIPARE

FACULTATEA DE ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGIA INFORMAȚIEI
invită operatorii economici interesați să depună pentru atribuirea contractului de achiziție publică
“Echipamente pentru laborator Electronica Aplicată”.

1. Informații generale

1.1 Achizitor

Denumirea: Universitatea Tehnică "Gheorghe Asachi" din Iași
Facultatea Electronică, Telecomunicații și Tehnologia Informației
Adresa: Iași, Bulevardul Carol I, nr 11A
Responsabil achiziție: Gina Corban
Telefon: 0232701691/0232701631 Fax: 0232-217720
Email: gina.corban@staff.tuiasi.ro

1.2 Publicarea invitației de participare și a documentelor anexate

www.tuiasi.ro/administratie/achizitii-publice

1.3 Depunerea ofertelor

Ofertele se vor trimite prin email până la data de **18.10.2021 ora 12:00** cu titlul
Echipamente pentru laborator Telecomunicații și va avea codul CPV 32500000-8
conform și cu caietul de sarcini publicat pe site-ul universității
www.tuiasi.ro/administratie/achizitii-publice.

1.4 Modul de elaborare a ofertei

- ✓ Ofertantul trebuie să elaboreze oferta pentru produsele din caietul de sarcini pe care le poate livra.
- ✓ **Propunerea tehnico-financiară**
Ofertantul va elabora propunerea tehnico-financiară astfel încât aceasta să respecte în totalitate cerințele prevăzute în Caietul de sarcini și să furnizeze toate informațiile solicitate cu privire la preț precum și la alte condiții financiare și comerciale legate de obiectul contractului de achiziție publică. Oferta depusă trebuie să îndeplinească în totalitate specificațiile tehnice minime obligatorii, după cum au fost acestea stabilite în caietul de sarcini.



✓ Fișe tehnice / Mostre (dacă este cazul).

1.4 Prezentarea ofertei

Limba de redactare a ofertei: Română
Moneda în care este exprimat prețul contractului: Lei
Perioada minimă de valabilitate a ofertei: 15 zile

1.5 Termen limită pentru solicitarea clarificărilor privind invitația de participare/caietul de sarcini:

18.10.2021 ora 10:00

2. Obiectul contractului

2.1 Tip contract:

Lucrări
Produse
Servicii

Denumire contract: Echipamente pentru laborator Telecomunicații

2.2 Descrierea contractului

Nr. Crt.	Cod CPV	Denumire produs/serviciu/lucrare	U.M	Cant.	Specificatii tehnice
1	31710000-6	Sistem EEG	buc	1	Vezi mai jos caiet de sarcini
2	31710000-6	Sistem FPGA	Buc	3	Vezi mai jos caiet de sarcini
3	31710000-6	Sistem de testare	Buc	4	Vezi mai jos caiet de sarcini
4	31710000-6	Sistem embedded	Buc	2	Vezi mai jos caiet de sarcini
5	31710000-6	Sursa de alimentare	buc	1	Vezi mai jos caiet de sarcini

Valoare estimata 93.600 lei fără TVA

2.3 Termen de livrare/prestare/execuție

40 zile de la data primirii comenzii/semnării contractului, nu mai târziu de 15.12.2021.
În cazul în care produsele nu sunt livrate până la data limită, contractul se reziliază.

2.4 Sursa/Surse de finanțare:

VP din sold FB an precedent facultate

2.5 Locația lucrărilor, locul de livrare a produselor sau de prestare a serviciilor:

La facultatea ETTI, Bulevardul Carol I, nr 11A, (Copou), Iași



3. Procedura aplicată pentru atribuirea contractului de achiziție publică:

Achiziție directă

4. Informații detaliate și complete cu privire la criteriul aplicat pentru stabilirea ofertei câștigătoare

Prețul cel mai scăzut pe tot lotul de produse

5. Garanția de buna executie (în cazul contractelor de servicii de proiectare/lucrări)

5% din suma contractului fara TVA.

6. Plata prețului contractului/comenzii

Se va face prin O.P., în contul de Trezorerie indicat de către operatorul economic, în maxim 30 zile de la recepție, în baza facturii fiscale, comenzii și a notei de recepție. Prețul contractului nu se actualizează.

7. Anunț de atribuire

În urma finalizării achiziției directe, autoritatea contractantă va publica, pe pagina proprie de internet www.tuiasi.ro/administratie/achizitii-publice, un anunț de atribuire în termen de 15 zile de la data încheierii contractului.

Întocmit
Gina Corban

Universitatea Tehnică “Gheorghe Asachi” din Iași
Facultatea Electronica, Telecomunicatii si Tehnologia Infomatiei

CAIET DE SARCINI
Descrierea produselor solicitate

Sistem EEG	<ul style="list-style-type: none"> • Minim 24, maxim 32 de canale de achiziție + canal de referință • Achiziția să permită o frecvență maximă de eșantionare de 256 Hz • Modul emitor pentru transmiterea datelor wireless (Bluetooth sau Wi-Fi) • Caști: minim 3 modele diferite - din dimensiunile (S, M, L și XL) sau (54 cm, 56 cm or 58 cm) <p>Soft achiziție date care să permită salvarea datelor local</p>	Nr Bucati: 1
Sistem dezvoltare FPGA	<ul style="list-style-type: none"> • Xilinx Zynq-7000 AP SoC XC7Z020-CLG484 • Dual-core ARM Cortex™-A9 • 512MB DDR3, • 256MB Quad-SPI flash, • on-board USB-JTAG programming • 10/100/1000 Ethernet, <p>USB 2.0 și USB-UART</p>	Nr Bucati: 3
Sistem de testare	<p>Sistem de dezvoltare și testare integrat ce include următoarele componente:</p> <ul style="list-style-type: none"> • Surse de tensiune: <ul style="list-style-type: none"> ○ 12V ±5%; 0.2 A maxim ○ -12V ±5%, 0.2 A maxim ○ 5.0V ±5%; 1.0 A maxim ○ 3.3V ±5%; 1.0 A maxim ○ 2 variabile de +5V și -5V ambele permițan un curent maxim de 0.7 A • Intrări analogice: <ul style="list-style-type: none"> ○ Maxim 2 canale, utilizate pentru: osciloscop, analizor de rețea, analizor de spectru, voltmetru, analizor de impedanță și data logger ○ Diferențial sau or single-ended ○ Domeniu de intrare ±25 V (±50 V diff) ○ Protecție până la ±50 V ○ Rezoluție convertor 14-biți ○ Frecvență de eșantionare 100 MHz • Ieșiri analogice <ul style="list-style-type: none"> ○ Maxim 2 utilizate în generarea de semnale și analizor de rețea ○ Frecvență de operare 100 Meșantioane/s ○ Amplitudine de ieșire (max): ±5 V • Ieșiri și intrări digitale <ul style="list-style-type: none"> ○ Număr canale 16, utilizate pentru analizor logic, generator de semnale, analizor de protocol și I/O digitale 	Nr Bucati :4

	<ul style="list-style-type: none"> ○ Intrări logice standard: LVCMOS (1.8/3.3V, tolerante la 5V) ○ Ieșiri logice standard: LVCMOS (3.3V, 12mA) ● 2 plăci de conectare (breadboards) având 3 linii de alimentare <p>Pachet software de interfațare cu sistemul de testare având implementate următoarele instrumente virtuale: osciloscop, generator de forme de undă, analizor logic, generator de paternuri, comandă și interfațare intrări și ieșiri digitale, analizor de rețea, analizor de spectru, analizor de impedanță, analizor de protocol, etc.</p>	
Sistem embedded	<p>Compus din:</p> <ul style="list-style-type: none"> ● procesor ARM: <ul style="list-style-type: none"> ○ 6-coruri, ARMv8.2, pe 64 biți ○ Memorie cache 6 MB L2 + 4 MB L3 ○ Memorie RAM minim: 8 GB 128-bit LPDDR4x 59.7GB/s ● Procesorul este susținut de o placă ce are: <ul style="list-style-type: none"> ○ Ieșire video HDMI și DP ○ Conectivitate: Gigabit Ethernet, Wi-Fi și Bluetooth ○ Intrări video: 2x MIPI CSI-2 D-PHY ○ Porturi USB: minim 4 x USB 3.1, minim 1 x USB 2.0 ○ Porturi de tipul GPIOs, I2C, I2S, SPI, UART ● GPU <ul style="list-style-type: none"> ○ 384 coruri CUDA și 48 coruri Tensor ○ Arhitectură Volta <p>Accelerator Deep Learning (DLA):</p>	Nr Bucati; 2
Sursa	<p>Sursa Alimentare (poate furniza până la 4 sonde) Alimentare cu patru canale Pentru sondele de curent Rigol RP1003C, RP1004C și RP1005C</p>	Nr Bucati: 1

Denumirile de produse sunt identificate pentru identificarea facilă a produselor, ele fiind însoțite de mențiunea : "Sau echivalent".

Termen de livrare/prestare/ execuție

40 zile de la data primirii comenzii/semnării contractului, nu mai tarziu de 15.12.2021.

In cazul in care produsele nu sunt livrate pana la data limita, contractul se reziliaza.

Termen de plată: maxim 30 de zile de la recepție.

Recepția produselor se va realiza la adresa beneficiarului: Bdul Carol I, nr 11A.

Prețul ofertat va cuprinde toate costurile, inclusiv cel de transport, punere în funcțiune sau inlocuire a produselor defecte.

Întocmit

Director Departament
 Conf. Dr. Ing Cristian Aghion

Administrator Șef Facultate
 Dr. Ing. Gina Corban